

Curriculum Vitae

Navn Petter Gustad
Adresse Låveveien 33
0682 Oslo
Norway
Fødselsdato 23. Oktober 1962
Sivilstand Gift. To barn (18 og 12 år).
Statsborgerskap Norsk.
Telefon 22 76 03 53
E-mail petter@gustad.com
Hjemmeside <http://www.gustad.com>



Erfaring

1999–Nå. **Dolphin Interconnect Solutions AS. Oslo, Norge.**

Chief Hardware Architect. Spesifikasjon, design og verifikasjon av NumaChip ASIC og FPGA prototype. Implementering av integreringen Link Controller 3 og PCI/SCI Bridge i **LSI Logic** RapidChip structured ASIC. Arkitektur spesifikasjon og design av Dolphin PCI Express FPGA prototype. Videre arbeid med design, implementering, verifikasjon og kvalifisering av Link Controller 3. Implementasjon av PCI/SCI Bridge i **Xilinx** FPGA. Arkitekturspesifikasjon av Link Controller 4.

1997–1999. **Dolphin Interconnect Solutions. Inc, Framingham, Ma. USA.**

Sr. ASIC Design Engineer. Telependlet i fra hjemmekontor i Santa Ana, CA. USA. Arbeidet videre med design, implementering og verifikasjon av Link Controller 3.

1991–1997. **Dolphin Interconnect Solutions AS. Oslo, Norge.**

Sr. ASIC Design Engineer. Design, implementering og test av alle Dolphins Scalable Coherent Interface (**IEEE** Std. 1596-1992) kretser: GaAs NodeChip, CMOS NodeChip, CMOS Link Controller og CMOS Link Controller 2. Arbeidet med **Verilog** RTL modellering, **Synopsys** logisk syntese, **Vitesse** Verilog toolkit, **LSI Logic** Verilog toolkit. Også skrevet en statisk timing analysator brukt til timing av GaAs NodeChip samt diverse nytteprogrammer for bruk ved simulering, syntese, layout og kildekodeversjonshåndtering. Ekstra deltidsstilling som driftsansvarlig for Dolphins UNIX nettverk.

1990–1991. **Dolphin Server Technology AS. Oslo, Norge.**

Hardware Design Engineer. Arbeidet med utvikling av Orion, en **Motorola** 88k kompatibel superscalar CPU. Oppgaver inkluderte bl.a. **Verilog** modeller for memory og cache. Jobbet med verifikasjon og nettlister generering for Dolphin Triton 40 UNIX server som inkluderte design og implementering av en Verilog utflater og oversetter til Dazix nettlister format. Laget Dolphin SPICE Postprocessor (DSP) for å analysere resultater fra SPICE simuleringer. DSP hadde også muligheter for enkel signalbehandling som FFT og convolution. Var også med på memory controller design av Dolphins «follow-on» UNIX maskin basert på Motorola 88110. Deltatt på VHDL seminar ved **Kongsberg Ingeniørhøyskole**.

1989–1990. **Professional Systems AS. Oslo, Norge.**

Systemkonsulent. Design og implementering av applikasjoner under **Autodesk** AutoCAD i AutoLisp og C/C++. AutoCad support overfor forhandlere.

1987–1989. **Orbit Creative Computing AS. Oslo, Norge.**

Systems Analyst. Design og implementering av Jonathan CAD System, et av de første DAK programmer tilgjengelig for **Apple** Macintosh II. Brukt verktøy som

Macintosh Programmers Workshop (MPW) MacApp klassebibliotek, Object Pascal og 68k Assembler.

1981–1982. Merlin Geophysical Company Norway AS (GECO), Sandvika, Norge.

Programmerer. Utvikling og vedlikehold av nytte og seismisk programvare på GOULD SEL 32/77 i FORTRAN og SEL Assembler.

1987–Nå. Diverse.

Arbeid med design av etherblaster.com JTAG programmerer i mitt firma gustad.com samt nettstedet gratismegler.no for annonsering av eiendom. Porting av X11 driver til PowerPC og Silicon Motion SM501 under embedded Monte Vista Linux. Bi-jobber som bl.a. som sensor ved muntlig eksamen ved [Fysisk Institutt](#), [UiO](#). Sensor og eksamensforfatter ved skriftlig eksamen i elektronikk ved [NKI](#). Utviklet program for kopibeskyttelse og serialisering. Utvikling av finansdatabase under Fourth Dimension på Apple Macintosh.

Utdanning

1983–1987. California State University Long Beach, CA. USA

B.Sc. Computer Science Engineering. Ekstra 16 vekttall (units) til norsk Siv. Ing. grad. Har opparbeidet erfaring gjennom kurs og uavhengige studier i HI-LO, SPICE, EDS (Electronic Design System fra HP), Lisp (Objekt Orientert), C, ADA, Pascal, Prolog, Fortran, PL/1 samt HP-1000, 6800 og 68k Assembler. Større prosjekter inkluderer design av en [AMD Am29517](#) kompatibel parallel multiplierer under EDS samt en software modell av denne, digital recorder og mikromaskin basert på Motorola 6800 produkter, multi-user/multi-tasking operativsystem for HP-1000 og en kompilator for et subset av Pascal implementert i Lisp.

1978–1981. Ulsrud Videregående Skole, Oslo, Norge.

Naturfaglig linje med hovedvekt på matematikk, fysikk og kjemi. Valgfag i EDB og differensiallikninger.

Foredrag

1996. Hot Interconnects Symposium IV, Stanford University, CA. USA

A Low cost CMOS 500 MByte/sec SCI Link Controller.

1998. Scintilla, Invited Talk, University of California Santa Barbara, CA. USA

A Low cost CMOS 500 MByte/sec SCI Link Controller.

2000. SCI Europe, Technische Universität München, Munich. Germany

High performance switching and congestion avoidance in SCI.

2000. IEEE Cluster 2000, Technische Universität Chemnitz, Chemnitz. Germany

The Dolphin D330 Cluster Adapter Card

Tilslutninger

Medlem av [Tau Beta Pi](#), [Eta Kappa Nu](#) og [IEEE Computer Society](#).

Kunnskaper

SystemVerilog, [Verilog](#), [Synopsys VCS](#), [Synopsys Design Compiler](#), [Xilinx ISE/EDK](#) og [Altera](#) Quartus/NIOS, Common Lisp, C, C++, Linux, UNIX, Emacs, \LaTeX og TCL. SCI (IEEE std 1596), RapidIO, PCI Express, JTAG, I2C, SPI og HyperTransport. [Microchip](#) PIC and [Freescale](#) ColdFire.